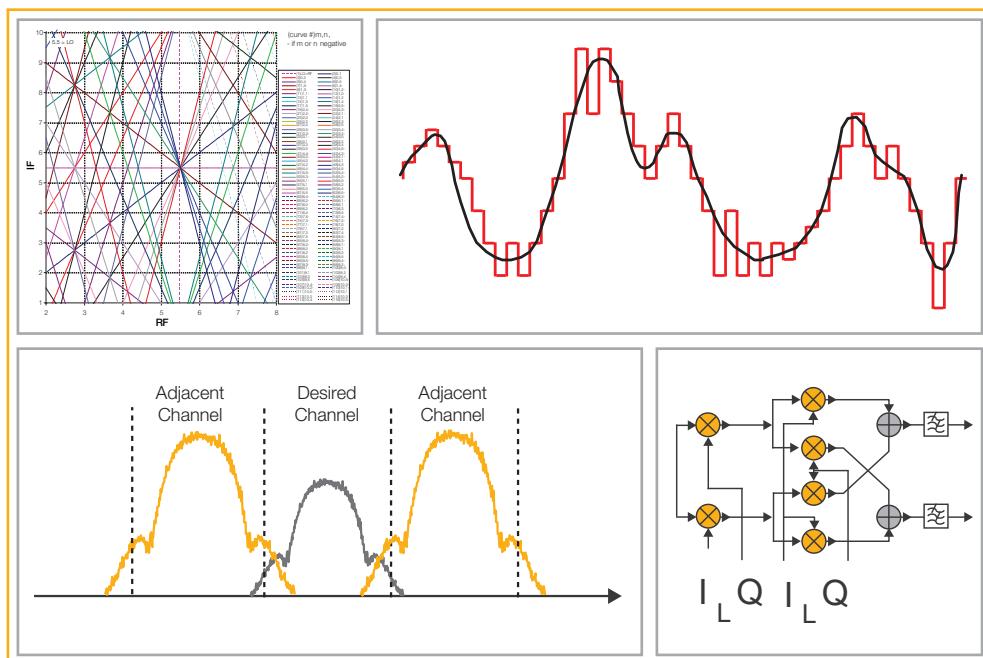




דיעון התמחות RF Practical RF System Design



RF
Training



Test
Equipment



Engineering
Services



RF Ventures
Incubator

RF is our Business... Signal us!

www.int-RF.com

על חברת INTERLLIGENT ועל בית הספר להנדסת רדיו ומיקרוגלים

חברת "אינטרליג'נט" מהווה מרכז למחקר, פיתוח והוראה במקצועות הנדסת הרדיו והמיקרוגלים. החברה היא חברת ישראלית פרטיט, אשר נוסדה בשנת 2000 ע"י קבוצת מהנדסי RF יוצאי יחידת פיתוח של חיל המודיעין.

בחברה 3 תחומי פעילות עיקריים:

חטיבת הדרכה - בית הספר להנדסת רדיו RF ומיקרוגלים

בית הספר המוביל והמקצועי בישראל ללימוד מקצועות הנדסת הרדיו (RF) והמיקרוגלים. במסגרת פעילות בית הספר, נקבע חלק נכבד בהעברת קורסי הכשרה מהנדסי רדיו בטכניון ובמהלך 8 שנים האחרוניות השרנו אלפי מהנדסים בתעשייה במגוון קורסים בפורמט "ציבור" ופורמט "ሞזמן" אשר העברנו בכ-240 חברות RF ומיקרוגלים בארץ מהמגזר הציבורי והתעשיית הביטחונית ומהמגזר הפרטי. מבין מאות לקוחותינו: רפאל, תע"א - אלטה, משרד הביטחון על חילוטוי, אלישרא, מוטורולה, אלאורין, טקסס אינסטרומנטס, קבוצת רד-בינה, סרגו נטוורקס, גילת לויינים, קבוצת תדיראן, גנרטל מיקרויב ועוד. סגל בית הספר כולל מרצים קבועים ומרצים חיצוניים.

חטיבת ייעוץ ופיתוח בקבינות של מכלולי RF ומיקרוגל

תכנן ופיתח בקבינות משנה, של מכלולי רדיו ומיקרוגלים שונים, מרמת האפיון ועד לאב טיפוס עובד עם תיק יצור. במסגרת זו, פונות אלינו חברות המשווניות לפתח מכלולים (לרוב מדובר במקולרי קליטה ושידור או לוחמה אלקטרונית) בעלי דרישות לביצועי RF גבוהים, אנו מתכוונים ובונים את המוצר עבורן. בפרט, פעילות הפיתוח אינטנסיבית במירוחד מול חברת אלישרא וחברות מקבוצת תדיראן.

חטיבת השכרת ציוד RF ומיקרוגל

חטיבה עסקית העוסקת בהשכלה של ציוד מעבדה (צב"ד) RF מיקרוגל וגם"מ. שירות השכרת הציוד כולל תמיכה טכנית מלאה ואחריות, החוסכים ללקוח זמן וכיסף רב.

צוות המרצים

כל הקורסים בבית הספר להנדסת רדיו ומיקרוגלים, מועברים על ידי צוות מרצים, מהמובילים בארץ בתחום, אשר נבחר בקפידה רבה.

כל המרצים הינם מהנדסיALKTRONIKA מנוסים בעלי התמחות בהנדסת רדיו, גלים מילימטריים, תקשורת אלחوتית, אנטנות וקרינה, תקשורת לוויינים וטלולר. רובם אף משמשים כמורים במילואים ביחידה טכנולוגית מובחרת של חיל המודיעין.

במשך 13 השנים האחרונות, השקענו אלף שעות מהנדס בכתיבת חומר לימודי למדו מסודרים, מעמיקים, אסתטיים ונאותים, המהווים ספרות טכנית עמוקה ועדכנית. חומר הלימוד שלנו נחשבים היום ל"סטנדרט התעשייה" בארץ, בכל הקשור להכשרה מסווגת של עובדים מיומנים בתחום פיתוח RF והמיקרוגל.

מטרת הקורס

מטרת ההכשרה היא להקנות לمهندסים ידע תיאורטי ומעשי, כלים ושיקולי תכנון נכונים עבור כל העוסקים בתחום ה-RF/Analog System.

הקורס עוסק בנושא תכנון שרשרת שידור וקליטה תוך שימוש דגש על הבנה מעמיקה ופרקטיב של כל המרכיבים הרלוונטיים בשרשראות ושל השיקולים הנכונים אותם יש לקחת בחשבון בזמן התכנון.

התלמידים ירכשו ידע הנדסי רלוונטי בנושאים כדוגמת:

- Advanced RF Chains considerations.
- Spectrum Design: Mixers, IF Choice, Spurs, Filters etc.
- Architectures: Heterodyne, I/Q, Low IF, Advanced architectures.
- Sampling: DACs / ADCs architectures and considerations.
- Synthesizers: PLLs, Phase Noise, sampling clocks etc.
- Noise Budget!

משתתפי קורס ייחודי זה, ירכשו ידע תיאורטי ומעשי עשיר אשר פותח במיוחד במכרז ל课文 הקרייטי בידיע מסוג זה, אשר נדרש לו כל מהנדס RF העוסק בתחום, ובגלל מחסור וחוסר זמינות במקורות מידע בתחום ה-RF System.

הרקע התיאורטי יוטמע ע"י דוגמאות מעשיות רלוונטיות לעובדה היומיומית ותרגול, כך יוכל המשתתפי הקורס ליישם את הידע הנרכש באופן מיידי בתחום עיסוקם בפועל.

אוכטוסית היעד לקורס

הקורס מיועד לمهندסי RF עם ניסיון אשר מעוניינים להעמיק את ידיעותיהם בתחום ה-RF System, ובמסגרת עבודתם עוסקים, לא אחת, בשיקולי תכנון כדוגמת:

- How should I Down/Up convert the signal? What is the optimum IF frequency?
- How should I define the required filters in the system?
- What kind of issues I have to deal with for “this” Architecture?
- Where is this Spur coming from?
- How much phase noise should I define? How is it affecting my system? Fractional PLL?
- What ADC do I need? Number of Bits? Sampling rate? BW?
- How do I consider all these noise sources together?

מרצה הקורס

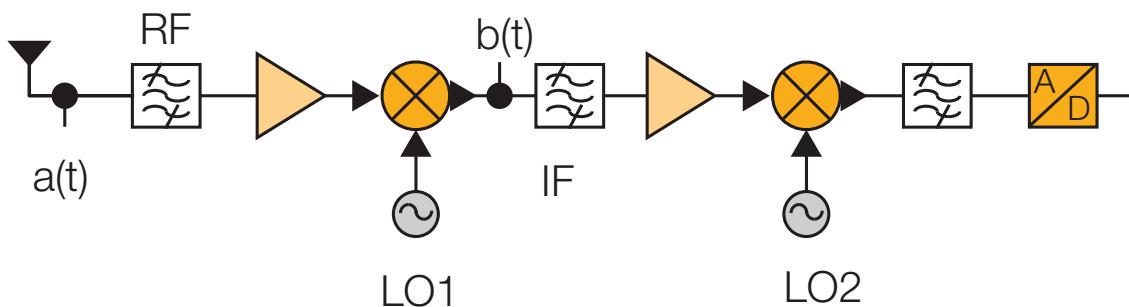
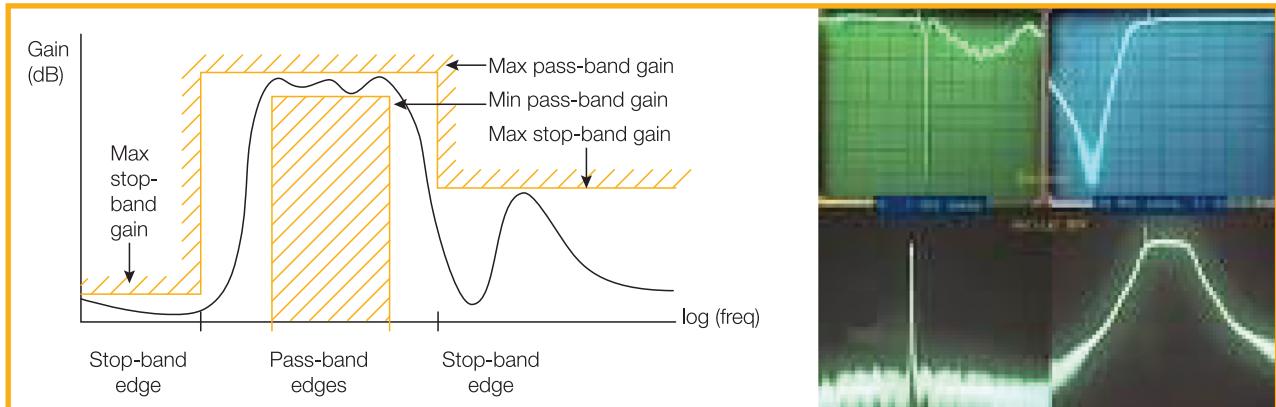
מר אודי דור

מנהל קבוצת Texas Instruments RF/ Analog system architecture בחברת Texas Instruments RF/ Analog system architecture בעל ניסיון מקצועי רב של מעל 10 שנים, בתחום ה-RF/ Analog system architecture. אודי החל את דרכו ביחידת טכנולוגית בחיל הקשר בה עסק במחקר מערכות תקשורת, התפשטות גלים ופיתוח מערכות שידור וקליטה רחבות סרט. במהלך 5 השנים האחרונות עסוק במגווןתחומי תקשורת אזרחיים (קוויית ואלהוטית עפ"י תקינה), בתכנון מערכתי וארכיטקטורות של שרשרות ה-RF to Bits ומיושם בסיליקון וב-Board. מר אודי דור הינו בוגר מצטיין של הפקולטה להנדסת חשמל, אוניברסיטת ת"א ובוגר מצטיין בפקולטה לניהול, אוניברסיטת בן גוריון. בעל התארים: C.Sc. בהנדסת אלקטרונית ו-MBA במנהל עסקים.

מתכונת הלימוד ומועד פתיחת הקורסים

משך הקורס: 48 שעות, 6 מפגשים.
פורמט הלימודים בקורס: מפגש אחד בשבוע לימודי יום.
מועד פתיחת המחרזת הקורס:

מתכונת הלימודים	משך הקורס	הנחת רישום מוקדם
לימודי יום, 09:00-17:00	6 מפגשים	עד חדש לפני פתיחת הקורס



Course outline

1. Introduction and Basics

The first part of the course shall be dedicated to align all participants on several basic topics. Provide basic Physical and Mathematical tools which will be used during the following days.

- The motivation, Technologies overview, Math Overview (Fourier, Random Signals etc.), RF Basic Concepts, cascade calculations, Analog and Digital Modulations, end to end transceiver architecture.

2. Basic Architectures

In these sessions the general concept of transceivers shall be discussed, and the Super Heterodyne will be deeply analyzed (exploring the Graphical Spur Chart diagram as “Spectrum Design”).

- From Analog to digital domain (sampling theorem), important parameters in transceivers, Super Heterodyne considerations, Frequency Design – Mixers, Spur Analysis (Spur Charts, level estimations), Filters.

3. Direct Conversion and VLIF

This chapter shall be dedicated to the Zero IF and Low IF architectures.

- Direct Conversion Concept, generating the I/Q signals (LO and Data), Impairments (IP2, Self Mixing, 1/f, I/Q mismatch, LO leakage, DC offset), calibrations, Very Low IF, Hartley Weaver.

4. RF Chains and Synthesizers

After the architectures sessions, the building blocks of the RF/Analog Chain will be discussed.

Focus is given on the PLLs:

- Rx/Tx Chain Overview, PLLs and Synthesizer, The Basic Loop, PLL - Building Blocks, VCO, Phase Noise and Jitter, Integrated PN. Impact of PN in the system (QAM, SNR Calc).

5. ADCs and DACs

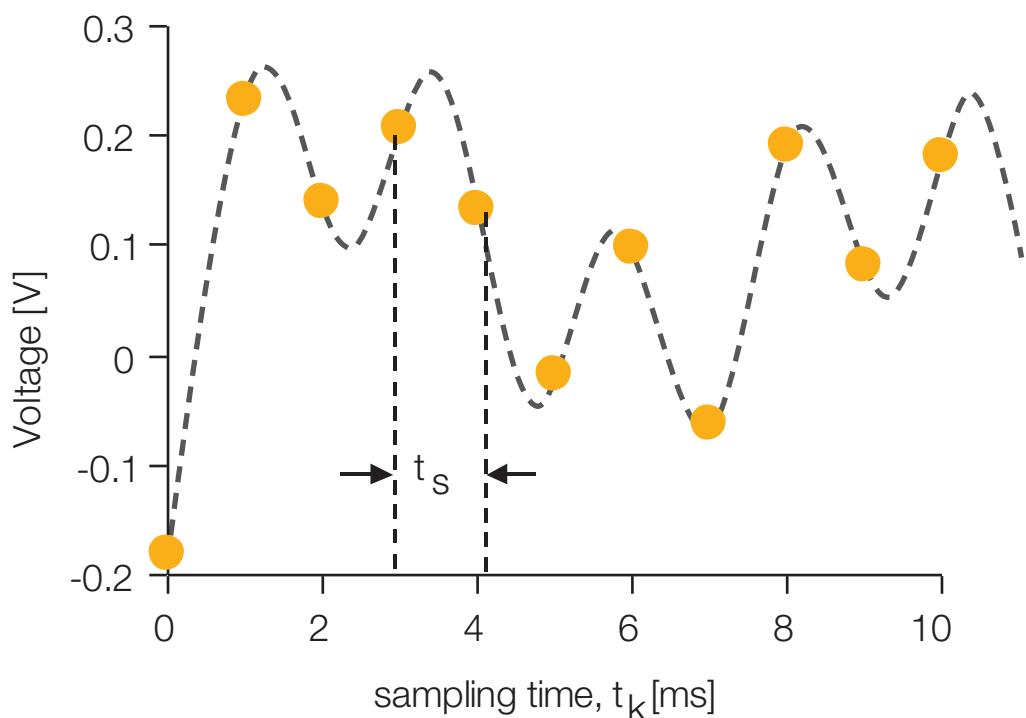
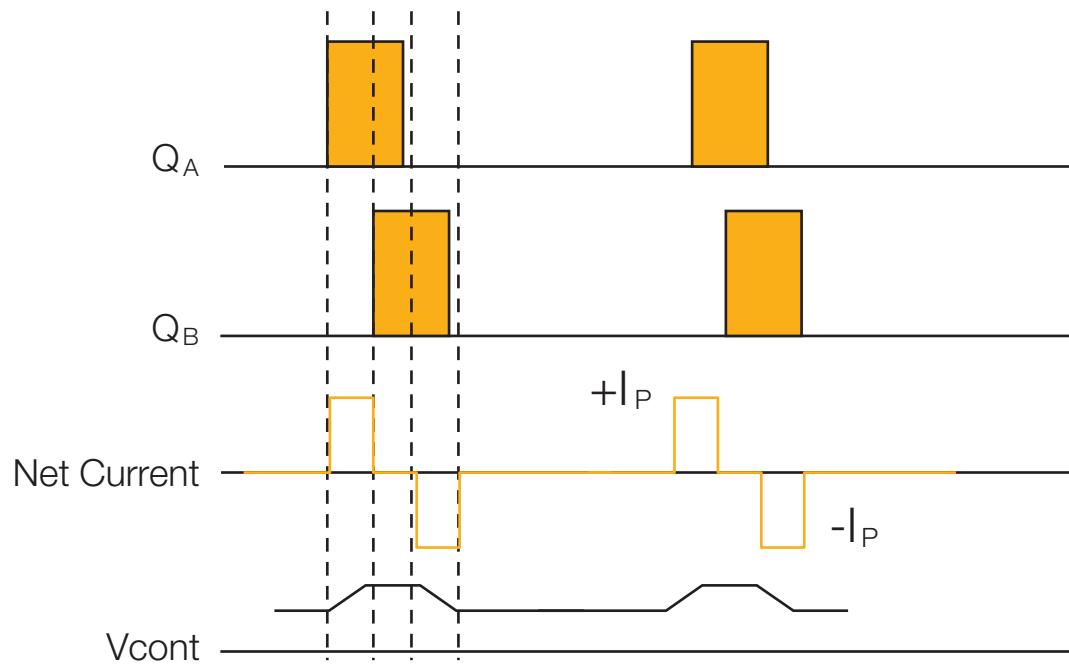
The sampling devices as the interface between the digital and the analog domain are widely discussed in the 5th day, both as stand alone and as parts in the whole system.

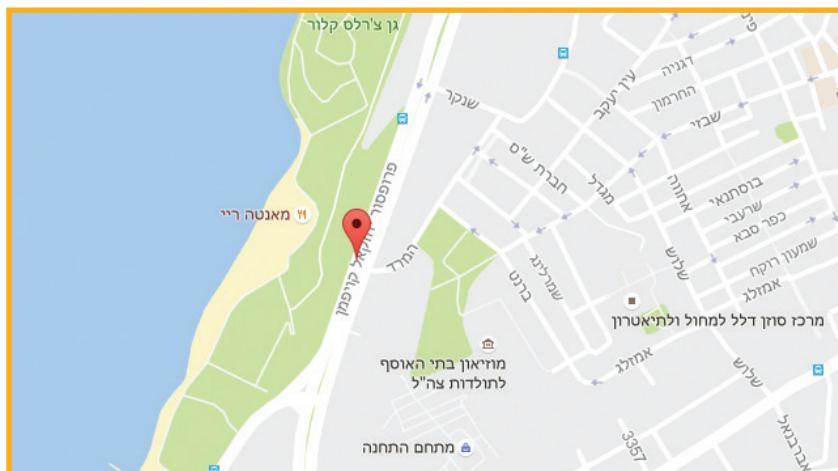
- DAC, ADC, Folding, pipeline, Flash, SAR, Sigma Delta, Current steering, Class A,B, Quantization Noise and ENOB – How to measure. Impairments in a real ADC/DAC (Gain offset, DC offset, DNL/INL, SFDR), Clock Jitter – impact on ENOB (ADCs, DACs).

6. Noise Budget

The last chapter of the course deal with "how to consider all the noise sources and impairments" discussed during the course to meet the system requirements.

- PER/SNR curves in a system, SNR (Eb/No), BO/PAR discussions, OFDM cases, way to calculate, CCDF, PAR, Summarizing all noises (Thermal, 1/f, PN, I/Q, IM, Quantization, Spurs...), Closure exercise.





מיקום

משרדי חברת INTERLLIGENT ומרכז ה-RF ממוקמים בקומת ה-11 בבניין "בית הטקסטייל" ברחוב קייפמן 2, תל אביב. בניין "בית הטקסטייל" נמצא במתוחם בנייני המשרדים ובתי המלון הדולפינריום בתל אביב, ממערב לשכונת נווה צדק.

חניונים

באזור מספר חניונים לשירות הבאים ברחוב המרד, רח' שנקר ורחוב לוין.

"חניון הדולפינריום" הינו הגדול באזורי ומקום ממול לבניין "בית הטקסטייל" ברחוב קייפמן.

הכניסה לחניון (בנסעה מצפון לדרום) ע"י פניה ימינה בצומת קייפמן ושנker.

למידע נספּ

ניתן לפנות למרכז ה-RF בטלפון: 03-5160763 | 1-700-8200-70 | www.int-RF.com
חומר רלוונטי לפעילויות מפעליות מרכז ה-RF, נמצא באתר החברה:

